

**V. Capacitação em Microeletrônica**

IDENTIFICAÇÃO DO PROJETO					
Área do Conhecimento	Exatas			Área de Atuação	Microsistemas e Microeletrônica
Situação	Não Iniciado	Finalizado	Em Andamento	Período	3 meses
	(X)	()	()		
DESCRIÇÃO					
Objetivo	<ul style="list-style-type: none">• Suprir a deficiência local na formação e fixação de profissionais de alto nível, com conseqüência direta nos mais representativos setores do PIM, tais como eletroeletrônica, informática e telecomunicações que, juntos, somam mais de 70% do faturamento médio anual do PIM; e,• Capacitar o Genius Instituto de Tecnologia e colaboradores do CT-PIM, inserindo-os cada vez mais no contexto das instituições com competências em desenvolvimento de projetos em microeletrônica, fortalecendo a Região Amazônica como um Centro de Excelência em Microeletrônica e conseqüentemente aumentando a retenção de pesquisadores para atuarem em atividades de desenvolvimento efetivo de projetos de circuitos integrados, através da implementação de Chips para aplicações específicas e inovadoras, direcionadas ao atendimento das demandas do mercado.				
Atividades	<p>Operação 1: Desenvolver o material didático para os módulos abaixo:</p> <ul style="list-style-type: none">• Fundamentos de Microeletrônica;• Introdução a ME Analógica; e,• ME Digital. <p>Operação 2: Treinar colaboradores em microeletrônica. O treinamento é composto de duas sub-atividades:</p> <ul style="list-style-type: none">• Treinamento em Sala de Aula, duração de 4 horas/dia de curso; e,• Estudos e exercícios extra aula, duração de 4 horas/dia de curso. <p>Operação 3: elaboração de um treinamento em nível avançado de forma a aumentar a competência dos projetistas, cobrindo os temas listados a seguir:</p> <ul style="list-style-type: none">• ME Analógica (Técnicas Avançadas);• ME Digital;• Tópicos Avançados de VHDL;• Tópicos Avançados de Verificação;• Treinamento na Ferramenta Analógica; e,• Projeto Hands On de um Circuito Integrado. <p>Operação 4: O Genius utilizará sua equipe de projetos de microeletrônica especializada em sistemas embarcados responsáveis pelo desenvolvimento do protótipo do dispositivo marca-passo e adicionalmente o CT-PIM, parceiro neste projeto, proverá pesquisadores especializados em projetos de microeletrônica para ministrar módulos de sua competência.</p>				



Inovação	Capacitação de uma equipe local no desenvolvimento profissional de circuitos integrados.	
EQUIPE		
Líder	Wesley Alves Pereira - Coordenador	
	55 92 2123-5801	wesley@ctpim.org.br www.ctpim.org.br
Parcerias Institucionais	<ul style="list-style-type: none">• Superintendência da Zona Franca de Manaus – SUFRAMA;• Centro de Ciência, Tecnologia e Inovação do PIM – CT-PIM;• Genius Instituto de Tecnologia;• Uma das Design Houses do Programa CI Brasil; e,• Universidade Federal do Amazonas – UFAM.	